

Imec toont 5g-bouwblokken

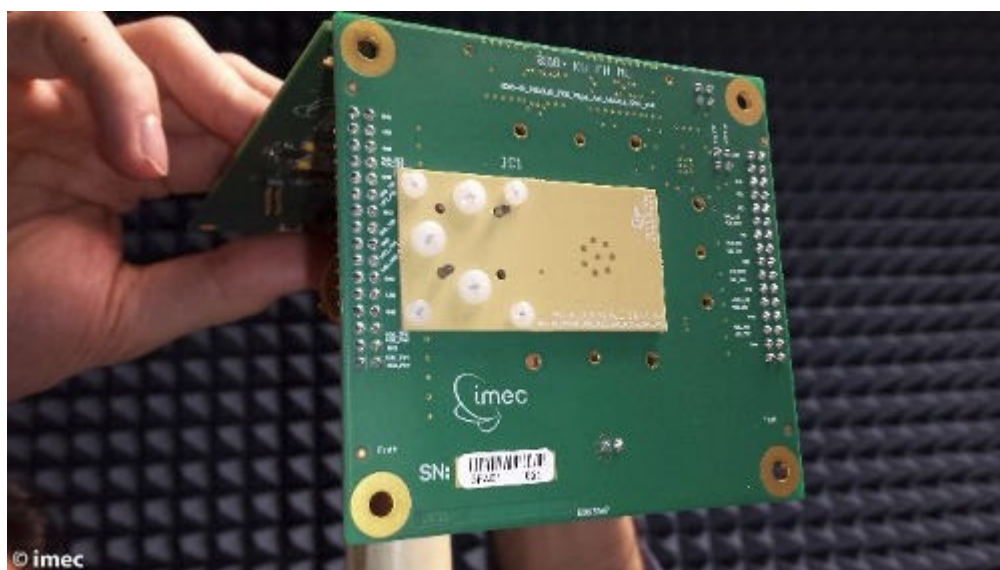
Auteur: [Pieter Edelman \(mailto:pieter@techwatch.nl\)](mailto:pieter@techwatch.nl) () ()

6 september 2017

Op zijn Technology Forum Southeast Asia in Singapore heeft Imec een tweetal bouwblokken voor toekomstige 5g-toepassingen getoond, een zeer compacte sar-dac voor consumentenproducten en een 60 Ghz radio-front-end voor zendstations. De chipontwerpen vormen een aanvulling op Imecs bestaande portfolio van 5g-technologieën.

Voor de opvolger van 4g worden zowel de nu gebruikte frequentiebanden beneden de zes GHz als de nog vrije spectrumruimte rond de zestig GHz beoogd. De sar-dac richt zich op het eerste gebied. Het chipontwerp kan gebruikt worden in smartphones en vergelijkbare batterijgevoede apparatuur: dankzij de afmetingen, 350 bij 325 micrometer in een 16 nm procedé, blijven de kosten laag, terwijl het verbruik op slechts 3,6 mW ligt.

Het andere ontwerp richt zich juist op het zestig-GHz-gebied. De front-end is bedoeld voor de vaste 5g-infrastructuur. De chip kan dankzij bundelvorming overweg met een groot aantal antennes en kan zelf schakelen tussen zenden en ontvang. Het ic is geïmplementeerd in 28 nm cmos en met bijna een vierkante centimeter.



Techwatch bv

Techwatch bv Novio Tech Campus Transistorweg 7-H 6534 AT Nijmegen
T. +31 (0)24 - 350 3532 info@techwatch.nl (mailto:info@techwatch.nl)

[\(home.html\)](#)

Copyright © 2006 - 2017 Bits&Chips - All Rights Reserved

<http://www.bits-chips.nl/artikel/imec-toont-5g-bouwblokken-50200.html>